

19/10/92

INSTRUÇÃO DE GRAVAÇÃO DE DADOS PARA MEMÓRIA PRINCIPAL

ROM
DM 74S387

VHF-7000

INTRODUÇÃO

O transceptor INTRACO VHF/FM modelo 7000 utiliza a técnica dos sintetizadores de frequência integrados trabalhando em sistema de PLL (Phase Locked Loop).

Através deste sistema de sintetização, as frequências de recepção e transmissão para todos os canais são obtidas a partir de uma única frequência de referência de 9.6 MHz.

A obtenção das frequências desejadas dependerá de uma alimentação de dados da memória principal (CI 201) ao integrado sintetizador (CI 202). A disposição destes dados será explicada a seguir.

1. ENDEREÇAMENTO

Para cada frequência a ser locada pelo sintetizador, são necessárias oito palavras de quatro bits comandando o CI 202. Assim sendo, para cada canal desejado, são utilizados 16 endereços de memória, 8 para frequência de recepção e 8 para transmissão.

Dentro dos grupos de 16 endereços por canal, os oito primeiros são destinados à gravação dos dados para frequência de recepção e os oito endereços seguintes para gravação dos dados para frequência de transmissão. A tabela a seguir ilustra o exposto.

ENDEREÇO		
GRUPO	HEXA	DECIMAL
1º GRUPO 16 ENDE- REÇOS	000	0000
	001	0001
	002	0002
	003	0003
	004	0004
	005	0005
	006	0006
	007	0007
	008	0008
	009	0009
FREQ. DE RECEPÇÃO (8 ENDE- REÇOS)		
2º GRUPO	010	0016

	017	0023
	018	0024

	01F	0031
	020	0032

	027	0039
	028	0040
FREQ. DE TRANSMIS- SÃO (8 ENDE- REÇOS)		

ENDEREÇO		
GRUPO	HEXA	DECIMAL
3º GRUPO	030	0048

	037	0055
	038	0056

	03F	0063
FREQ. DE RECEPÇÃO FREQ. DE TRANSMIS- SÃO		
4º GRUPO	040	0072

	047	0087
	048	0088

	055	0101
	056	0102

	063	0119
	064	0120
FREQ. DE RECEPÇÃO FREQ. DE TRANSMIS- SÃO		

etc...

TABELA 10

2. CÁLCULO DE DADOS

O integrado sintetizador, CI 202, possui internamente, divisores programáveis dos sinais de operação e referência. E através da programação destes divisores que as diferentes frequências de operação são locadas no sintetizador. Seja a fórmula:

$$f_{\text{OUT}} = \frac{f_{\text{REF}}}{2R} \cdot (A + NPD)$$

Onde: f_{OUT} - frequência (recepção ou transmissão) desejada.

f_{REF} - frequência de referência fixa em 9,6 MHz.

P - número de divisão do prescaler (CI 204) fixo em 64.

R - número de divisão de contador programável (de 6 a 4094).

A - número de divisão de contador programável (de 0 a 127).

N - número de divisão de contador programável (de 3 a 1023).

Observa-se que há três valores a serem estipulados: os números de divisão dos contadores R, A e N.

O fator multiplicativo $f_{\text{REF}}/2R$ deve equivaler aos possíveis valores para separação de canais VHF que são 5, 10, 15, 20 ou 25KHz. A tabela abaixo ilustra os valores de R para cada caso particular.

SEPARAÇÃO DE CANAIS $\left[\frac{f_{\text{REF}}}{2R} \right]$	VALOR DE R	
	DECIMAL	HEXA
5KHz	960	3C0
10KHz	480	1E0
15KHz	320	140
20KHz	240	0F0
25KHz	192	0C0

(TABELA 2)

IMPORTANTE: Para rádios convencionais, o valor de separação normalmente utilizado é de 10Khz e para rádios marítimos utiliza-se 5Khz.

Pode-se utilizar outros valores desde que o valor de f_{OUT} dividido pelo valor escolhido dê, como resultado, um número inteiro.

Escolhido o valor para $f_{\text{REF}}/2R$ considera-se o valor de "A" igual a zero para o cálculo do valor de "N", ou seja,

$$\frac{f_{\text{OUT}}}{f_{\text{REF}}/2R} = NP \quad (P=64)$$

$$Rs = \frac{f_{\text{OUT}}}{f_{\text{REF}}/2R}$$

$$Rs = 64N$$

$$N = \frac{Rs}{64}$$

Este valor de N deve estar compreendido entre 03 e 1023 e deve ser inteiro. Portanto, sendo o "N" obtido, um número fracionário, este valor deve ser arredondado para baixo, ou seja, deve-se desconsiderar as casas decimais do N encontrado. Com este novo valor de N, calcula-se o valor que A deve assumir da seguinte forma:

$$R_s = A + 64N$$

$$A = R_s - 64N \quad \text{com } A \text{ entre } 0 \text{ e } 127.$$

3. CARREGAMENTO DE DADOS

Os valores encontrados para N, A e R devem ser convertidos para a forma binária de maneira que o número de divisão "N" ocupe dez bits - No (LSB) a N9 (MSB), o número de divisão "A" contenha sete bits - Ao (LSB) a A6 (MSB) e R contenha 11 bits - Ro (LSB) a R10 (MSB).

Estes valores serão carregados na memória principal, que é uma memória de quatro bits, ocupando oito posições para cada frequência desejada conforme foi explicado no item 1. A posição que cada bit deve ocupar dentro de um grupo de 8 endereços para locar uma determinada frequência no sintetizador é mostrada na tabela abaixo:

PALAVRA	DADO			
	O ₉	O ₂	O ₁	O ₀
1	N ₁	N ₀	x	x
2	N ₅	N ₄	N ₃	N ₂
3	N ₉	N ₈	N ₇	N ₆
4	A ₉	A ₂	A ₁	A ₀
5	x	A ₆	A ₅	A ₄
6	R ₉	R ₂	R ₁	R ₀
7	R ₇	R ₆	R ₅	R ₄
8	x	R ₁₀	R ₉	R ₈

x - irrelevante (0 ou 1)

(TABELA 3)

4. EXEMPLIFICAÇÃO

4.1 CANAL SIMPLEX

F_{recepção} = F_{transmissão} = 152,05 MHz

DADOS PARA FREQUENCIA DE RECEPÇÃO

IMPORTANTE: Para fazer os cálculos para frequência de recepção, o valor de 45 MHz deve ser somado ao valor de frequência desejado pois os sinais de injeção do sintetizador ao primeiro misturador devem estar 45 MHz acima do sinal recebido.

Assim,

$$f_{out} = \text{Recepção} + 45\text{MHz}$$

$$f_{out} = 152,05 + 45 = 197,05\text{MHz}$$

$F_{REF}/2R = 10\text{KHz}$ (valor escolhido na tabela 2)

$$Rs = \frac{f_{out}}{F_{REF}/2R} = 19705$$

Na tabela 2, tem-se que para $F_{REF}/2R = 10\text{ KHz}$, $[R = 480]$

Em hexadecimal e binário: $R = 1 E 0$ (HEXA)

[001]	[1110]	[0000]	(BINÁRIO - 11 bits)
R10.....		R0	

Observando na tabela 03 a posição que os bits referentes ao valor de R devem ficar, tem-se:

PALAVRA	DADO			
	O ₃	O ₂	O ₁	O ₀
1				
2				
3				
4				
5				
6	0	0	0	0
7	1	1	1	0
8	x	0	0	1

(x - irrelevante)

$Rs = A + NP$, fazendo $A = 0$, tem-se que

$$N = \frac{19705}{64} \cong 307,89. \text{ Como } N \text{ deve ser inteiro faz-se } [N = 307]$$

Em hexadecimal e binário:

307	16	16	1	←	1	3	3	(HEXA)
-304	19	16	1	←	[01]	[0011]	[0011]	(BINÁRIO - 10 bits)
3	+	3			No	No		

Observando na tabela 3 a posição que os bits referentes ao valor de N devem ficar, tem-se

PALAVRA	DADO			
	O ₃	O ₂	O ₁	O ₀
1	1	1	x	x
2	1	1	0	0
3	0	1	0	0
4				
5				
6				
7				
8				

(x - irrelevante)

Para o cálculo de A:

$$Rs = A + NP \quad // \quad A = 19705 - 64(307) \quad // \quad \boxed{A = 57}$$

Em hexadecimal e binário:

$$\begin{array}{r} 57 | 16 \\ -48 \quad 3 \\ \hline 9 \end{array} \leftarrow \begin{array}{c} 3 \quad 9 \\ \boxed{011} \quad \boxed{1001} \\ \text{A}_6 \quad \text{A}_0 \end{array} \begin{array}{l} (\text{HEXA}) \\ (\text{BINÁRIO} - 7 \text{ bits}) \end{array}$$

Na tabela 3,

PALAVRA	DADO			
	O ₃	O ₂	O ₁	O ₀
1				
2				
3				
4	1	0	0	1
5	x	0	1	1
6				
7				
8				

(x - irrelevante)

DADOS PARA FREQUENCIA DE TRANSMISSÃO

$$f_{\text{OUT}} = 152,05 \text{ MHz}$$

$$F_{\text{REF}}/2R = 10 \text{ KHz} \text{ (valor escolhido na tabela 2)}$$

$$Rs = \frac{f_{\text{OUT}}}{F_{\text{REF}}/2R} = 15205$$

$$\text{Na tabela 2, tem-se que para } F_{\text{REF}}/2R = 10 \text{ KHz, } \boxed{R = 480}$$

$$\text{Em hexadecimal e binário: } R = \begin{array}{ccc} 1 & E & 0 \end{array} \begin{array}{l} (\text{HEXA}) \\ \boxed{001} \quad \boxed{1110} \quad \boxed{0000} \\ \text{R}_6 \dots \dots \dots \text{R}_0 \end{array} \begin{array}{l} (\text{BINÁRIO} - 11 \text{ bits}) \end{array}$$

$$15205 = A + NP. \text{ Para } A = 0$$

$$N = \frac{15205}{64} \cong 237,58. \text{ Arredondando, } \boxed{N = 237}$$

$$\text{Em hexadecimal e binário: } N = \begin{array}{ccc} E & D & \text{ (HEXA)} \end{array} \begin{array}{l} \boxed{00} \quad \boxed{1110} \quad \boxed{1101} \\ \text{N}_6 \quad \quad \quad \text{N}_0 \end{array} \begin{array}{l} (\text{BINÁRIO} - 10 \text{ bits}) \end{array}$$

Para calcular A:

$$15205 = A + 64(237) \quad // \quad \boxed{A = 37} \quad // \quad \text{Em hexadecimal e binário:}$$

$$A = \begin{array}{cc} 2 & 5 \end{array} \begin{array}{l} (\text{HEXA}) \\ \boxed{010} \quad \boxed{0101} \end{array} \begin{array}{l} (\text{BINÁRIO} - 7 \text{ bits}) \end{array}$$

DIAGRAMA DE MEMÓRIA PARA O CANAL

Supondo que os dados para as frequências deste canal devam estar posicionados no primeiro grupo de endereços da memória (tabela 1), tem-se o seguinte diagrama:

ENDEREÇO		DADO				HEXA	
HEXA	DECIMAL	BINÁRIO	O ₃	O ₂	O ₁		
1	000	0000	1	1	x	x	C
2	001	0001	1	1	0	0	C
3	002	0002	0	1	0	0	4
4	003	0003	1	0	0	1	9
5	004	0004	x	0	1	1	3
6	005	0005	0	0	0	0	0
7	006	0006	1	1	1	0	E
8	007	0007	x	0	0	1	1
1	008	0008	0	1	x	x	4
2	009	0009	1	0	1	1	B
3	00A	0010	0	0	1	1	3
4	00B	0011	0	1	0	1	5
5	00C	0012	x	0	1	0	2
6	00D	0013	0	0	0	0	0
7	00E	0014	1	1	1	0	E
8	00F	0015	x	0	0	1	1

FREQ. DE RECEPÇÃO
152,05MHz

FREQ. DE TRANSMISSÃO
152,05MHz

NOTA: Os bits irrelevantes foram usados como "0"

4.2 CANAL SEMI-DUPLEX

Frecepção = 162,35MHz

Ftransmissão = 157,75MHz

DADOS PARA FREQUÊNCIA DE RECEPÇÃO

$$f_{out} = Freq_{cepção} + 45MHz = 207,35MHz$$

$F_{REF}/2R = 10\text{KHz}$ (valor escolhido na tabela 2)

$$R_s = \frac{f_{out}}{f_{REF/2R}} = 20735$$

Na tabela 2, tem-se que para $F_{REF}/2R = 10$ KHz, $R = 480$

Em hexadecimal e binário: R =

1	E	0
---	---	---

 (HEXA)
 $\begin{array}{|c|c|c|} \hline & [001] & [1110] & [0000] \\ \hline & | & | & | \\ & R_1 & R_2 & R_0 \\ \hline \end{array}$ (BINARIO - 11 bits)

$$R_m = A + NP, \text{ para } A = 0$$

$N = \frac{20735}{54} \cong 323,98$. Arredondando, **N = 323** // Em hexadecimal e binário:

N = 1 4 3 (HEXA)
 [01] [0100] [0011] (BINARIO - 10 bits)
 No No

Para calcular A:

$$20735 = A + 64(323) // \boxed{A = 63} // \begin{matrix} 3 & F \\ [011] & [1111] \end{matrix} \text{ (HEXA)} \\ \text{CBINARIO - 7 bits)}$$

DADOS PARA FREQUENCIA DE TRANSMISSAO

$$f_{\text{OUT}} = 157,75 \text{MHz}$$

$$f_{\text{REF}}/2R = 10 \text{KHz}$$

$$R_s = \frac{157,75 \text{MHz}}{10 \text{KHz}} = 15775$$

$$\text{Para } f_{\text{REF}}/2R = 10 \text{ KHz}, \boxed{R = 480} // R = \begin{matrix} 1 & E & 0 \\ [001] & [1110] & [0000] \end{matrix} \text{ (HEXA)} \\ \text{CBINARIO - 11 bits})$$

$$15775 = A + NP. \text{ Para } A = 0,$$

$$N = \frac{15775}{64} \cong 246,48 // \boxed{N = 246} // N = \begin{matrix} F & 6 \\ [00] & [1111] \end{matrix} \text{ (HEXA)} \\ \text{CBINARIO - 10 bits})$$

$$15775 = A + 64(246) // \boxed{A = 31} // A = \begin{matrix} 1 & F \\ [001] & [1111] \end{matrix} \text{ (HEXA)} \\ \text{CBINARIO - 7 bits})$$

DIÁGRAMA DE MEMÓRIA PARA O CANAL

Os dados para as frequências deste canal devem estar no segundo grupo de endereços da memória, portanto, tem-se o seguinte diagrama:

DADO			
ENDEREÇO	BINÁRIO	HEXA	
HEXA	DECIMAL	O ₁ O ₂ O ₃ O ₄	
1	010	0016	1 1 x x
2	011	0017	0 0 0 0
3	012	0018	0 1 0 1
4	013	0019	1 1 1 1
5	014	0020	x 0 1 1
6	015	0021	0 0 0 0
7	016	0022	1 1 1 0
8	017	0023	x 0 0 1
1	018	0024	1 0 x x
2	019	0025	1 1 0 1
3	01A	0026	0 0 1 1
4	01B	0027	1 1 1 1
5	01C	0028	x 0 0 1
6	01D	0029	0 0 0 0
7	01E	0030	1 1 1 0
8	01F	0031	x 0 0 1

FREQ. DE RECEPÇÃO
162,35MHz

FREQ. DE TRANSMISSÃO
157,75MHz

NOTA: Os bits irrelevantes foram usados como "0"