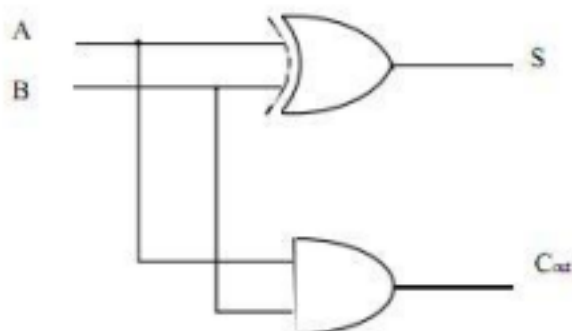
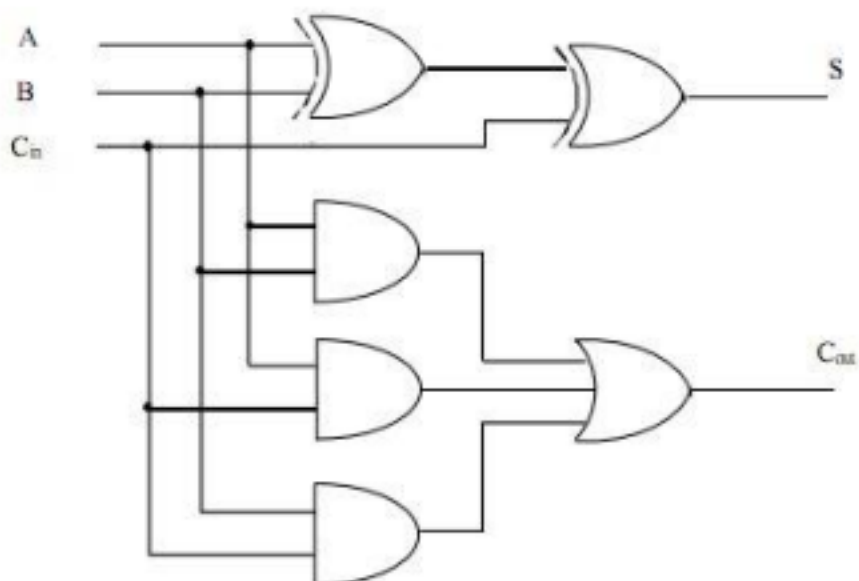


Exercícios sobre booleana Circuitos Lógicos

- 1) O circuito abaixo é de um meio-somador, A e B são as entradas e o S e Cout são as saídas do somador.
- a) Determine as equações booleanas para o circuito abaixo (uma equação para cada uma das saídas).

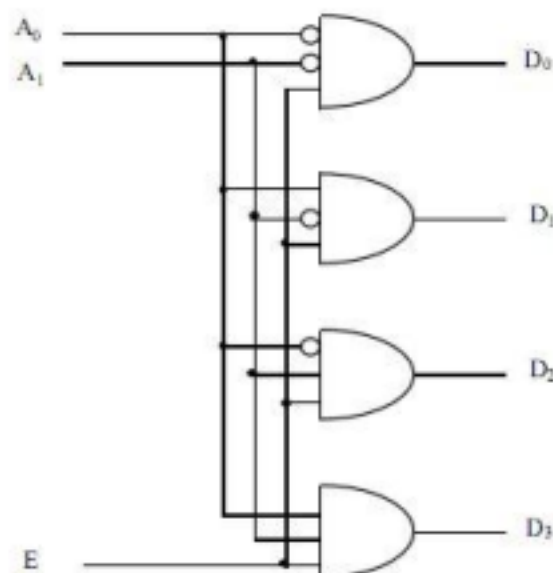


- b) Monte a tabela da verdade para este circuito.
- 2) O circuito abaixo é de um somador completo, as entradas A, B e C_{in} são as entradas e o S e Cout são as saídas do somador. Gere as equações booleanas para as saídas do circuito.



30. Analise o circuito abaixo e determine qual o valor da saída D_0 quando:

- as entradas A_0 , A_1 e E forem 0, 0 e 1, respectivamente.
- as entradas A_0 , A_1 e E forem 1, 1 e 1, respectivamente.



4) Desenhe o circuito lógico correspondente as equações booleanas abaixo:

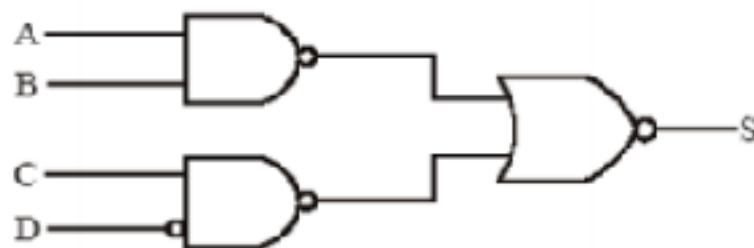
a)

$$F = \bar{A}B + A\bar{B}C + A\bar{B}\bar{C}$$

b)

$$F = \bar{A} \cdot B \cdot \bar{C} + \bar{A} \cdot B \cdot C + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C}$$

5) Determine a equação booleana e determine a tabela da verdade:



6) Determine a equação booleana para o circuito lógico abaixo:

